

中国电子教育学会

关于邀请参加 2025 年全国大学生嵌入式芯片与系统设计竞赛-芯片设计赛道的通知（第一轮）

各有关高校：

全国大学生嵌入式芯片与系统设计竞赛组织委员会拟于 2025 年 7 月启动“2025 年全国大学生嵌入式芯片与系统设计竞赛-芯片设计赛道”（以下简称“芯片设计赛道”）。现将有关事项通知如下：

一、 芯片设计赛道背景

全国大学生嵌入式芯片与系统设计竞赛（以下简称“竞赛”）旨在提高全国高校学生在嵌入式芯片及系统设计领域和可编程逻辑器件应用领域自主创新设计与工程实践能力，培养具有创新思维、具备解决复杂工程问题能力且拥有团队合作精神的优秀人才，推进高校与企业人才培养合作共建。赛事强调在做系统设计的同时关注芯片设计原理及规律，鼓励参赛师生掌握芯片设计及系统应用的理论知识和实践技能，丰富和活跃高校创新创业学术氛围。

本届竞赛设系统应用设计赛道、芯片设计赛道、FPGA 创新设计赛道，各赛道相互独立。

芯片设计赛道秉承竞赛宗旨，以贯彻落实国家集成电路发展战略部署，服务区域集成电路发展布局为目标，旨在提升全国高校学生芯片设计及相关领域的团队协作和工程实践能力，培养具有复合型工程实践能力的优秀人才，促进集成电路芯片设计相关产业的快速发展。

二、 组织机构

指导单位：中国电子学会

主办单位：中国电子教育学会

承办单位：东南大学

南京江北新区管理委员会

协办单位：示范性微电子学院产学研融合发展联盟

江苏省产业技术研究院专用集成电路技术研究所

江苏省集成电路学会

南京集成电路产业服务中心（ICisC）

支持单位：新思科技、Siemens EDA、华大九天、芯来科技

三、 参赛对象

芯片设计赛道参赛对象包括（但不限于）国内高校集成电路、电子科学技术、信息、计算机、自动化等相关专业全日制在校研究生、本科生。

四、 参赛办法

（一）芯片设计赛道报名

本届芯片设计赛道分为初赛、全国总决赛两阶段进行。竞赛实行开放式报名，在竞赛官网（www.socchina.net）上进行注册与报名，经组委会审定是否获得后续参赛资格。报名系统本通知发布时同步开放。

根据芯片设计赛道的任务安排，每支参赛队可由不多于6名学生组成，参赛队员可跨校组队，可有不超过2名指导老师。队伍所属高校信息以队长所在学校为准。组建队伍时，全员可注册查看报名信息，但仅队长具备提交报名和作品等操作权限，由队长确认指导老师顺序和队员顺序及名称准确。获奖证书将严格按照组队顺序制作，不再确认和更改。

根据参赛学生学籍，竞赛分①本科组、②研究生组。全体成员为本科学籍的参赛队为本科组；参赛队员中只要有一名研究生即为研究生组；参赛队员身份以报名截止日提交身份为准。

本届芯片设计赛道基于组委会指定要求，由参赛队自主选题的模式，完成相关芯片的相关设计与验证。具体详见赛题指南。

本届芯片设计赛道详细内容及情况，将在官网和微信公众号上进行发布和更新，请各参赛团队及时关注。

（二）资格审查

参赛队伍报名后，参赛学校联络人将进行报名信息审核，学校无联络人的由组委会代审核。然后组委会将根据参赛队伍信息提交完整度、项目创新性、科学性、可行性、设计难度以及平台适用度等因素进行参赛资格审定。经组委会确认后，各参赛队可于网站自行查看是否获得参赛资格。

（三）初赛评选

获得参赛资格的队伍，根据作品提交要求（另行通知）完成提交相关报告、作品视频等内容，提交成功的队伍进入初赛评选。评审专家组重点针对参赛作品进行线上初筛，针对作品完成度和技术要求进行初赛评审，根据专家组评审意见确定入围决赛的名单，并在竞赛网站公示 7 天。参赛者如有异议可在公示期内向组委会实名书面申诉。

（四）全国总决赛评选

全国总决赛评审工作由组委会组织专家组进行现场评审，评审流程包括作品介绍及演示、质询与答辩等环节；专家组将根据参赛队伍的综合表现，包括作品完成度、创新性、答辩状况等进行评奖。最终由专家组评出总决赛获奖队伍，决赛获奖名单将在竞赛官方网站公示，公示期为 7 天。参赛队伍如有异议，可在公示期内以邮件形式向组委会发出实名仲裁申请，正式受理的组委会将以邮件形式回复仲裁意见。

（五）奖项设置

全国总决赛设立一等奖、二等奖及三等奖。其中，一等奖获奖比例不超过全国总决赛参赛队数的 15%，二等奖不超过 30%。全国总决赛还将设立“芯火杯”奖、指导老师奖等奖项，各独立奖项可空缺。协办和支持单位可设独立企业奖项（企业杯），在竞赛评审框架下，推选产生获奖队伍。

四、 竞赛安排

（一）时间安排

报名资格审核：2025 年 7 月 21 日-8 月 31 日

作品设计时间：2025 年 7 月-11 月

作品提交时间：2025 年 11 月中旬截止

初赛计划时间：2025 年 11 月中旬

全国总决赛时间：2025 年 11 月底

以上时间如有调整，另行通知。

芯片设计赛道部分内容的具体时间、地点、方式另行通知，请各参赛队伍及时关注官网、微信公众号。

（二）地点安排

决赛地点：江苏省南京江北新区

五、 参赛方式

芯片设计赛道以“创意发挥、规范设计、突破自我、快乐竞赛”为原则。芯片设计赛道各高校报名参加初赛的队伍数量不设上限。针对参赛队伍，由组委会提供工具包。具体内容另行通知。

六、 其它事项

（一）本届芯片设计赛道不收取报名费和评审费，各参赛学校自行负责参赛队伍差旅及食宿等费用。

（二）各参赛学校可指定一名联络人，主要负责传达竞赛通知、审核参赛队员信息及其他沟通协调工作。往届联络人无需重复申请，可直接登录；新增或更换联络人请电脑端登录竞赛官方网站，点击登录选择底部联络人申请。

（三）芯片设计赛道结束后，组委会计划组织、遴选、整理优秀获奖作品文集出版。组委会与参赛队伍共同拥有设计相关文档和作品视频的发布及出版权。

（四）关于芯片设计赛道详细内容及进展情况，都将在全国大学生嵌入式芯片与系统设计竞赛官方网站（www.socchina.net）上实时发布，请及时关注。

（五）本届芯片设计赛道交流学生QQ群（264443932）、微信公众号（嵌入式芯片与系统设计竞赛）将作为本届芯片设计赛道交流的辅助渠道，请按照要求实名申请入群。

（六）因不可抗力因素影响，结合竞赛实际需要，竞赛时间、作品提交要求、评审答辩形式等内容请以官网通知为准。

组委会秘书处联系人：

李惠兰 18913902212

汪 晨 13901584204

